

計畫

編號	中文名稱	英文名稱	補助單位	開始日期
1	可校準之彎曲平板波 IgE 過敏原偵測器讀取電路系統研製(2/3)		國科會[NSC99-2221-E-110-081-MY3]	2011/8/1
2	車用智慧動態平衡鋰電池組充放電技術與控制匯流排系統研製(2/3)		國科會[NSC99-2221-E-110-082-MY3]	2011/8/1
3	具高靈敏度之癌抗原 - α 胚胎抗原快速檢測微系統開發計畫(2/2.5)		[EZ-10-09-44-98]	2011/6/1
4	智慧型動態平衡電池組控制網路技術與系統研製 (1/6)		金屬工業[]	2011/1/1
5	車用智慧動態平衡鋰電池組充放電技術與控制匯流排系統研製(1/3)		國科會[NSC99-2221-E-110-082-MY3]	2010/8/1
6	可校準之彎曲平板波 IgE 過敏原偵測器讀取電路系統研製(1/3)		國科會[NSC99-2221-E-110-081-MY3]	2010/8/1
7	重點照護式免疫球蛋白 E 微生醫系統應用於過敏疾病檢驗之研發(2/2)		資策會[99A20952]	2010/8/1
8	具高靈敏度之癌抗原 - α 胚胎抗原快速檢測微系統開發計畫(1/2.5)		[EZ-10-09-44-98]	2010/6/1
9	具有高效率電能收集元件奈米製程級可植入式		國科會[NSC99-2923-E110-002-MY2]	2010/10/1

	脊椎電刺激器系統研製 (1/2)			
10	積體電路可靠度設計與關鍵技術研發 (3/3)	Research of Reliability Design and Testing Technology of Integrated Circuits (3/3)	經濟部[99-EC-17-A-01-SI-104]	2010/10/1
11	生醫近身網路與感測節點之研製 (3/3)	Study and Implementation of Implantable Biomedical SOCs and Personal Gateway for Body Area Network (3/3)	國衛院[NHRI-EX99-9732EI]	2010/1/1
12	10Mbps 車用電子匯流排傳接器晶片系統研(1/1)		工研院[99A20602]	2010/1/1
13	重點照護式免疫球蛋白 E 微生醫系統應用於過敏 疾病檢驗之研發(1/2)		資策會[98A20952]	2009/8/1
14	積體電路可靠度設計與關鍵技術研發 (2/3)	Research of Reliability Design and Testing Technology of Integrated Circuits (2/3)	經濟部[99-EC-17-A-01-SI-104]	2009/10/1
15	生醫近身網路與感測節點之研製 (2/3)	Study and Implementation of Implantable Biomedical SOCs and Personal Gateway for Body Area Network (2/3)	國衛院[NHRI-EX98-9732EI]	2009/1/1
16	積體電路可靠度設計與關鍵技術研發 (1/3)	Research of Reliability Design and Testing Technology of Integrated Circuits (1/3)	經濟部[97-EC-17-A-01-SI-104]	2008/10/1
17	生醫近身網路與感測節點之研製 (1/3)	Study and Implementation of Implantable Biomedical SOCs and Personal Gateway for Body	國衛院[NHRI]	2008/1/1

		Area Network (1/3)		
18	應用閘控原理之植入式 SCS 電刺激系統單晶片研製	Study and Implementation of Implantable SCS Micro Stimulator SOC Using Gate Control Theory	國科會[NSC96-2628-E-110-019-MY3]	2007/8/1
19	40Mbps 車用電子匯流排傳接器系統晶片研製	Design and Implementation of 40 Mbps Automobile Electronic Bus Transceiver SOC	國科會[NSC96-2628-E-110-018-MY3]	2007/8/1
20	行動數位電視與無線都會區域網路雙模傳接器混合訊號電路之研製	Realization of Mixed-Signal Circuitry for Mobile DTV and WMAN Dual-Mode Transceiver	國科會[NSC96-2622-E-110-011-CC3]	2007/11/1
21		Very Wide Range I/O Cell Design	奇景光電[96A20763]	2007/10/1
22	發展國際一流大學及頂尖研究中心計畫-卓越研究小組-無限網路與多媒體中心 I		中山大學[95C031001]	2007/1/1
23	10 Mbps 車用電子匯流排傳接器與中繼器晶片系統研製(I)	Design and Implementation of 10 Mbps Automobile Electronic Bus Transceiver SOC and Repeater	國科會[NSC95-2221-E-110-113]	2006/8/1
24	超大型積體電路與系統設計人才培育先導型計畫-課程推廣計畫		教育部[95RA02302]	2006/2/1
25	DVB-H 數位電視接收器基頻電路研製	Design and Implementation of DVB-H DTV Receiver Baseband Circuitry	國科會[NSC95-2622-E-110-012-CC3]	2006/11/1
26		Wide Range I/O Cell Design	奇景光電公司[95A20821]	2006/10/1
27	植入式神經介面之無線傳接器系統單晶片製造		國衛院[NHRI-EX95-9319E1]	2006/1/1

28	發展國際一流大學及頂尖研究中心計畫-卓越研究小組-無限網路與多媒體中心 I		中山大學[94C031001]	2006/1/1
29	變頻馬達之省電裝置與電能再利用設計與研製(II)	Design and Implementation of Power Saving and Recycling of Motor Inverter Control -(II)	國科會[NSC95-2623-7-110-003-ET]	2006/1/1
30	行動數位電視與無線都會區域網路雙模傳接器單晶片系統之研究與研究(I)	Study and Implementation of Mobile DTV and Wireless MAN Dual-Mode Transceiver SOC	國科會[NSC94-2213-E-110-022]	2005/8/1
31	應用神經工程發展可植入式神經元介面之研究-子計畫五：超低功率可植入式神經元訊號傳接器之研製(3/3)	Extra-low power design and implementation of wireless transceiver for implantable neuron interface (3/3)	國科會[NSC94-2213-E-110-053]	2005/8/1
32	行動數位電視與無線都會區域網路雙模傳接器單晶片系統之研究與研製-子計畫二：行動數位電視與無線都會區域網路雙模傳接器之低功率混合信號介面電路設計與研製(I)	esign and Implementation of Mixed-Signal Interfacing Circuitry for Mobile DTV and Wireless MAN Dual-Mode Transciever	國科會[NSC94-2213-E-110-024]	2005/8/1
33	超大型積體電路與系統設計人才培育先導型計畫		教育部[94RA022]	2005/3/1
34	變頻馬達之省電裝置與電能再利用與研製	Design and Implementation of Power-Saving and Energy-Reuse Controller for Inverters	國科會[NSC94-2623-7-110-003-ET]	2005/1/1
35	植入式神經介面之無線傳接器系統單晶片製造		國衛院[NHRI-EX94-9319EI]	2005/1/1

36	DVB-T 數位電視接收器創新 IP 設計與 SOC 實作-總計畫(第二年)	Innovative IP design and SOC implementation for digital TV receivers complied with DVB-T standards (2/2)	國科會[NSC93-2220-E-110-001]	2004/8/1
37	應用神經工程發展可植入式神經元介面之研究-子計畫五：超低功率可植入式神經元訊號傳接器之研製(第二年)	Extra-low power design and implementation of wireless transceiver for implantable neuron interface (2/3)	國科會[NSC93-2213-E-110-050]	2004/8/1
38	DVB-T 數位電視接收器創新 IP 設計與 SOC 實作-子計畫三：DVB-T 數位電視解碼器之混合信號電路設計與實作(第二年)	Design and Implementation of Mixed-signal Circuit for DVB-T Decoder (2/2)	國科會[NSC93-2220-E-110-004]	2004/3/1
39	植入式神經介面之無線傳接器系統單晶片製造		國衛院[93A20333]	2004/1/1
40	應用神經工程發展可植入式神經元介面之研究-超低功率可植入式神經元訊號傳接器之研製(子計畫五)(1/3)	Extra-low power design and implementation of wireless transceiver for implantable neuron interface(1/3)	國科會[92-2218-E-110-001-]	2003/8/1
41	DVB-T 數位電視接收器創新 IP 設計與 SOC 實作-總計畫(1/2)	Innovative IP design and SOC implementation for digital TV receivers complied with DVB-T standards (1/2)	國科會[92-2220-E-110-001-]	2003/8/1
42	DVB-T 數位電視接收器創新 IP 設計與 SOC 實作-子計畫三：DVB-T 數位電視解碼器之混合信號電路設計與實作(1/2)	Design and Implementation of Mixed-signal Circuit for DVB-T Decoder(1/2)	國科會[92-2220-E-110-004-]	2003/8/1

43	OFDM 解碼器之類比前端電路設計與實作		國科會[92-2622-E-110-006-CC3]	2003/8/1
44	NTSC 視訊解碼器 IC 設計		奇景光電公司[92A20703]	2003/10/1
45	無線通信應用導向 ARM-BASED 內嵌式微處理器系統設計與實作〔3/3〕-子計畫一：無線通信 ARM-BASED 手機之人機介面模組設計與實作	Design and Implementation of Man-Machine Interface Modules for Wireless ARM-based Handsets〔3/3〕	國科會[NSC90-2215-E-110-038]	2001/8/1
46	無線通信應用導向 ARM-BASED 內嵌式微處理器系統設計與實作(3/3)-總計畫	Design and Implementation of Application-specific ARM-based embedded microprocessor for wireless communications〔3/3〕	國科會[NSC90-2215-E-110-037]	2001/8/1
47	語音撥號器 IC 之開發製作及研究	Development and research for Voice Dialer IC	盛群半導體[SYS8917]	2000/9/1
48	無線通信應用導向 ARM-BASED 內嵌式微處理器系統設計與實作〔2/3〕-子計畫一：無線通信 ARM-MASED 手機之人機介面模組設計與實作	Design and Implementation of Man-Machine Interface Modules for Wireless ARM-based Handsets〔2/3〕	國科會[NSC90-2215-E-110-012]	2000/8/1
49	無線通訊應用導向 ARM-BASED 內嵌式微處理器系統設計與實作〔2/3〕—總計畫	Design and Implementation of Application-specific ARM-based embedded microprocessor for wireless communications〔2/3〕	國科會[NSC90-2215-E-110-008]	2000/8/1
50	無線通信應用導向 ARM-BASED 內嵌式微處理器系統設計與實作〔1/3〕-子計畫一：：無線通信 ARM-MASED 手機之人機介面模組設計與實作	Design and Implementation of Man-Machine Interface Modules for Wireless ARM-based Handsets〔1/3〕	國科會[NSC89-2215-E-110-014]	1999/8/1

51	無線通訊應用導向 ARM-BASED 內嵌式微處理器系統設計與實作〔1/3〕—總計畫	Design and Implementation of Application-specific ARM-based embedded microprocessor for wireless communications〔1/3〕	國科會[NSC89-2215-E-110-017]	1999/8/1
52	子計畫二：寬頻網際網路上使用 SCSI-3 DMA 硬碟協定之伺服網路界面模組設計與製造（II）	Design and Fabrication of Networking Interface Controller IC Modules Using SCSI-3 direct Memory Protocol for Broadband Internet Applications（II）	國科會[NSC89-2219-E-110-001]	1999/8/1
53	智慧型家庭用電力管理系統	Smart Domestic Power Management System	國科會產科[NSC88-TPC-7-110-011]	1999/2/1
54	寬頻網際網路上使用 SCSI-3 DMA 硬碟協定之伺服網路界面模組設計與製造	Design and Fabrication of Networking Interface Controller IC Modules Using SCSI-3 direct Memory Access Protocol	國科會[NSC88-2219-E-110-001]	1998/8/1
55	說者相關與說者無關之語言撥號演算法與程式實作	Speaker Dependent and Speaker Independent Speech Dialing Algorithms and code Implementation	工研院[SYS8801]	1998/7/1
56	語音撥號器 IC	Voice Dialer	盛群半導體[SYS8806]	1998/11/1
57	IDDQ 電流監視之混合式動態邏輯測試方法	Mixed Level Dynamic Logic Testing Method by IDDQ Monitoring	國科會[NSC87-2215-E-110-010]	1997/8/1
58	有限狀態機與 FPGA 之低功率設計	Lower power Design of Finite State Machine and FPGAs	國科會[NSC86-2215-E-110-013]	1996/8/1

59	<p>前瞻性微處理機設計與製作—子計畫 13：整數邏輯運算單元</p>	<p>Design and Frabrication of Advanced Microprocessor---Subproject 13 :Integer and Logic Function Units</p>	<p>國科會[SUB8641]</p>	<p>1996/6/1</p>
60	<p>多值指數式關聯記憶之容量分析與電路實作</p>	<p>Hardware Realization of Multi-Valued Exponential Bidirectional Associative Memory Using Current-Mode Circuits</p>	<p>國科會[NSC85-2215-E-110-008]</p>	<p>1995/8/1</p>